

POSTECH

학부생 연구인턴 (DISU399A/D)



- 일정** 03/27(월) ~ 04/13(목) ① QR코드 / 링크를 통하여 온라인 신청서 제출
 ② 소속대학 혁신공유대학 사업단에 포스텍 여름학기 학점교류 신청
 ※ 소속대학 혁신공유대학 사업단에 학점교류 신청 기간 확인 필수
- 04/17(월) ~ 05/01(월) 학생 선발 (온라인 면담 등) *교수법에 따라 선발 방식 다름*
- 05/04(목) ~ 05/05(금) 선발된 학생 대상 수강신청 안내
- 05/08(월) ~ 05/15(월) 2023-여름학기 수강 신청
- 06/19(월) ~ 07/28(금) 포스텍 캠퍼스에서의 연구활동
 ※ 생활관 상황에 따라 시작일과 종료일이 변동될 수 있음



*포스텍 여름방학은 약 3달
-> 장기간 참가 가능!*

온라인 신청서 제출: QR코드 또는 링크 (https://bit.ly/POSTECH_DISU399_2023-S)

신청하기!!

NO	담당교수	이메일주소 (@postech.ac.kr)	연구주제
1	강석형	shkang	딥러닝 기반 반도체 설계 자동화 연구 1. 딥러닝을 활용한 설계 결과 예측: 표준셀 배치 단계에서 딥러닝 모델을 통해 최종 설계 결과를 예측 2. 강화학습을 활용한 회로 최적화: 강화 학습으로 최적의 트랜지스터 크기를 정하기 3. 표준셀 배치 알고리즘 개발: 배선의 길이를 최소화 하는 표준셀 배치 방법 연구 4. 설계 툴의 파라미터 튜닝: 설계 결과 최적화를 위한 툴 파라미터 튜닝 기법 연구
2	공병돈	bdkong	제1원리방법을 이용한 2차원 상변이 물질 연구
3	김병섭	byungsub	학생수준과 흥미에 맞추어 논의 후 결정 1. PCB설계 실습 및 매뉴얼 작성 2. Scan chain 합성 및 매뉴얼 작성 3. PRBS 회로 합성 및 매뉴얼 작성 4. Pcell Designer 실습 및 매뉴얼 작성 5. 고속 아날로그 Mixed-signal 회로 설계 6. 그 외 기타 주제는 논의 후 결정
4	이문주	moonjoo.lee	1. 이온 트랩 양자컴퓨터를 위한 레이저 주파수 안정화 2. FPGA 기반의 양자컴퓨팅 실험 환경 조성 3. 양자컴퓨팅 칩 개발을 위한 반도체 공정 기술 연습
5	이병훈	bhlee1	1. reconfigurable 소자를 이용한 로직게이트 및 구동회로 2. 강유전체/반강유전소재 개발 및 응용소자 연구 3. MIM capacitor 분석 신기술 개발 연구
6	이영주	youngjoo.lee	1. Computer arithmetic HW #1: Posit multiplier design 2. Computer arithmetic HW #2: Matrix inversion hardware design 3. Computer arithmetic HW #3: Approximate divider design 4. VLSI signal processing #1: LDPC decoder architecture 5. VLSI signal processing #2: NTT accelerator architecture 6. AI application & acceleration #1: Accelerator architecture for pruned transformers 7. AI application & acceleration #2: AI-inspired biomedical/sports engineering
7	이정수	ljs6951	1. TCAD 시뮬레이션을 이용한 차세대플래시메모리 신뢰성 연구 2. 반도체소자를 활용한 고감도 바이오진단센서 제작 및 특성 분석
8	정윤영	ychung	1. 뉴로모픽 인공지능 반도체 기술 2. 지능형 웨어러블 디바이스를 이용한 헬스케어 모니터링
9	최수석	choiss	1. Stretchable Color 및 Photonic Skin 기술 2. Stretchable Electronics (디스플레이 및 Stretchable E-Skin 기술) 3. Deformable 디스플레이 기술 설계 및 소자(Rollable, Bendable, Stretchable 등) 4. Piezoelectric 센서 소자(Sensor, Speaker, Haptic) 및 Ferroelectric 소자 (차세대 반도체) 5. Pixel LASER 기술 6. Chiral Photonics (다파장 조절 및 Smart Window 등)
10	홍원빈	whong	1. 테라헤르츠 대역 전파 거울 설계 2. 무선 집적 회로 내 초고속 신호 전송 수직 인터페이스 모델링 3. 초고주파를 활용한 Wafer 표면의 수분 함유량 검출 기술 설계

문의처 POSTECH 혁신공유대학 사업단 054-279-5074, ohgeun@postech.ac.kr